附件：

杭州电子科技大学2025年度国家科学技术奖

拟提名项目公示内容

**一、项目名称：** 数据存储阵列关键技术及产业化

**二、拟提名者：** 拟从浙江省提名

**三、推荐奖种：** 国家科学技术进步奖

**四、主要完成人：** 骆建军，刘海銮，樊凌雁，公维锋，郑国良，刘明，高利娟，吴非，金晶，邓江峡，王文奎，赵治栋，李海彬，邓志吉，黄柏茗

**五、主要完成单位：**杭州电子科技大学，杭州华澜微电子股份有限公司，新华三信息技术有限公司，浪潮计算机科技有限公司，浙江大华技术股份有限公司，中国电子科技集团公司第五十二研究所，华中科技大学，上海交通大学

**六、主要知识产权和标准规范等目录：**

|  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- |
| 知识产权（标准）类别 | 知识产权（标准）具体名称 | 国家  （地区） | 授权号（标准编号） | 授权（标准发布）日期 | 证书编号（标准批准发布部门） | 权利人（标准起草单位） | 发明人（标准起草人） | 发明专利（标准）有效状态 |
| 发明专利 | Implementation of keeping data integrity in multiple dimensions | 美国 | US11204834B1 | 2021年12月21日 | US11204834B1 | 杭州华澜微电子股份有限公司 | **骆建军**，**刘海銮**，楚传仁，何楹 | 有效 |
| 发明专利 | Data management for memory devices | 美国 | US11138110B1 | 2021年10月05日 | US11138110B1 | 杭州华澜微电子股份有限公司 | **骆建军**，**刘海銮**，楚传仁 | 有效 |
| 发明专利 | 一种数据存储系统及方法 | 中国 | ZL202110361567.1 | 2022年11月22日 | 5595710 | 杭州华澜微电子股份有限公司 | **刘海銮**，**骆建军**，梅岳辉 | 有效 |
| 发明专利 | 一种基于PCIe的多接口存储设备的控制方法 | 中国 | ZL201910363746.1 | 2021年01月22日 | 4214491 | 杭州电子科技大学 | **刘海銮**，**樊凌雁** | 有效 |
| 发明专利 | 一种基于PCIe接口的加密方法 | 中国 | ZL2019 10376045.1 | 2021年04月23日 | 4377575 | 杭州电子科技大学 | **樊凌雁**，张蓝 | 有效 |
| 发明专利 | 一种设置项修改方法、装置、设备及计算机可读存储介质 | 中国 | ZL202410270654.X | 2024年06月07日 | 7075712 | 浪潮计算机科技有限公司 | 陈相晨，**公维锋**，贡维，  李岩，  王勇 | 有效 |
| 发明专利 | 基于可计算存储架构的任务卸载方法及可计算存储系统 | 中国 | ZL202210060502.8 | 2024年02月02日 | 6677020 | 华中科技大学 | **吴非**，  付内东，  刘伟华，董卜榕，刘嘉宏，谢长生 | 有效 |
| 发明专利 | PAM4模式下高速SST驱动器电平不匹配比优化实现方法 | 中国 | ZL201911315850.X | 2022年11月29日 | 5611431 | 上海交通大学 | **金晶**，  谢波，  刘晓鸣，周健军 | 有效 |
| 集成电路布图 | SAS扩展控制器(Expander) | 中国 | BS.225612143 | 2023年03月29日 | 63372 | 杭州华澜微电子股份有限公司 | 杭州华澜微电子股份有限公司 | 有效 |
| 集成电路布图 | PCIE-Gen4 RAID Controller | 中国 | BS.235549959 | 2023年10月10日 | 69119 | 杭州华澜微电子股份有限公司 | 杭州华澜微电子股份有限公司 | 有效 |